|  |
| --- |
| **基于TSI721的 PCIe转RapidIO高速数据传输卡** |
|

|  |
| --- |
| IMG_256**一、板卡概述**    本卡是基于IDT TSI721桥芯片，用于实现Serial RapidIO(S-RIO) Gen2.1到PCI Express (PCIE) Gen2.1协议转换，将基于RapidIO的对等网络多重处理器集群拓展至x86处理器环境，能够实现基于RapidIO的对等网络多重处理器集群和基于x86处理器环境之间的高速数据互传。    本卡可提1路高速QSFP+连接器光纤S-RIO收发接口。IMG_257        系统框图  **二、功能和技术指标**PCIe端的特征：* 支持PCIe 2.1协议标准
* 通道的速率可配置，通道的速率：5/2.5Gbaud Link speed
* 传输通道数：4 x Lanes

S-RIO端的特征：* 支持协议S-RIO 2.1标准
* 通道的速度率可配置，通道的速率：5/3.125/2.5/1.25Gbaud Link speed
* 灵活的物理传输接口：1通道4x Link Width的QFSP+的光纤收发器接口
* 支持Lanes Reversal功能

板卡的特征：* 支持IEEE 1149.1/1149.6标准的JTAG调试接口
* 支持I2C标准的调试接口
* 灵活的配置：DIP开关配置TSI721工作模式
* 电源供电：PCIE供电或标准ATX 12V电源接口供电
* 1个复位按钮，可用于系统复位
* 提供Window 驱动程序
* 提供Window下的Demo程序
* 所有的器件件支持商业级、工业级

**三、应用领域*** 声纳信号处理平台
* 软件无线电处理平台
* 图像信号处理平台
 |

 |